

## 原边反馈恒压恒流控制器 ME8321

### 概述

ME8321 是一款满足六级能效标准原边反馈准谐振模式的小功率 AC/DC 电源控制芯片。内部集成了 600V 的高压功率 MOS 管，用于充电器，适配器和 LED 驱动领域。实现 $\pm 5\%$ 的恒压恒流精度和小于 100mW 的待机功耗。在恒压模式下内置了线电压补偿功能。采用准谐振控制，实现高效率和良好的 EMI 性能，满足六级能效标准要求。

该芯片集成了诸多保护功能，包括：VDD 欠压保护 (UVLO)，VDD 过压保护，软启动，逐周期过流保护，所有管脚浮空保护，内置前沿消隐，VDD 电压钳位保护，过温保护，等等。

### 特点

- 效率满足六级能效要求
- 原边反馈(PSR)准谐振 (QR) 控制技术实现高效率，无需光耦和TL431
- $\pm 5\%$ 恒压恒流精度
- 待机功耗小于100mW
- 内置600V高压MOSFET功率管
- 恒压模式下内置线压降补偿(Cable drop compensation)
- 内置软启动
- 所有管脚浮空保护
- 输出过压保护
- 逐周期电流限制
- 内置前沿消隐(Leading edge blanking)
- VDD欠压保护(UVLO)，过压保护及钳位
- 过温保护

### 应用场合

- 充电器
- 适配器
- LED照明

### 封装形式

- SOP7

# 典型应用图

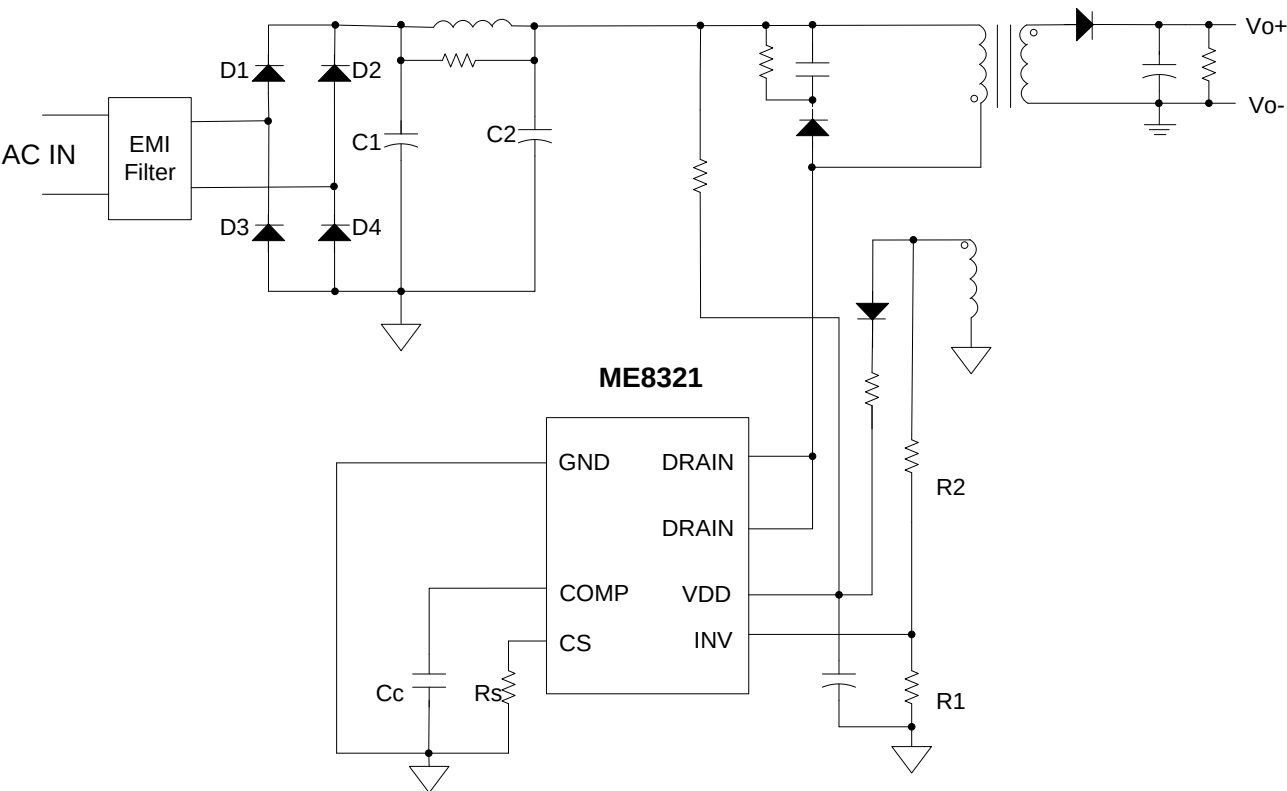
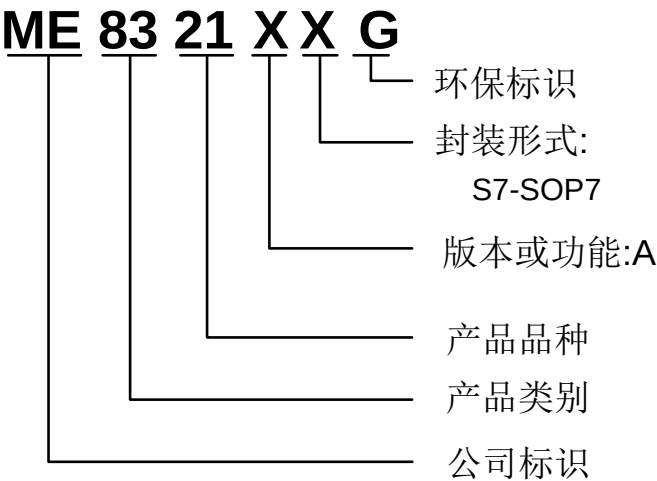


图.1 5V1A充电器系统应用图

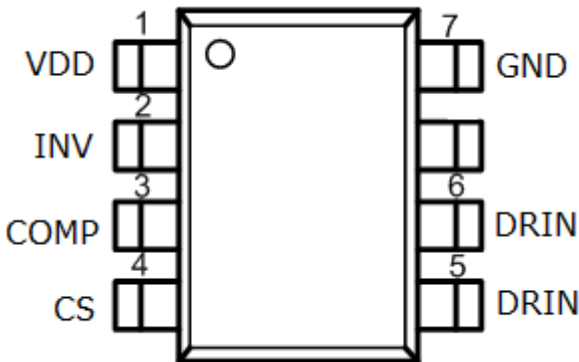
# 选购指南

## 1. 产品型号说明



| 产品型号       | 产品说明                      |
|------------|---------------------------|
| ME8321AS7G | 内置 600V 高压 MOSFET 功率管，第一版 |

## 芯片脚位图



## 脚位功能说明

| PIN 脚位 | 符号名   | 功能说明                      |
|--------|-------|---------------------------|
| 1      | VDD   | 芯片电源                      |
| 2      | INV   | 输出电压反馈输入端                 |
| 3      | COMP  | 变压器原边电流采样端外接电容，用于恒流电路     |
| 4      | CS    | 变压器原边电流采样端                |
| 5,6    | DRAIN | 高压MOSFET的漏极引脚，该引脚连接到变压器原边 |
| 7      | GND   | 芯片地                       |

## 芯片功能示意图

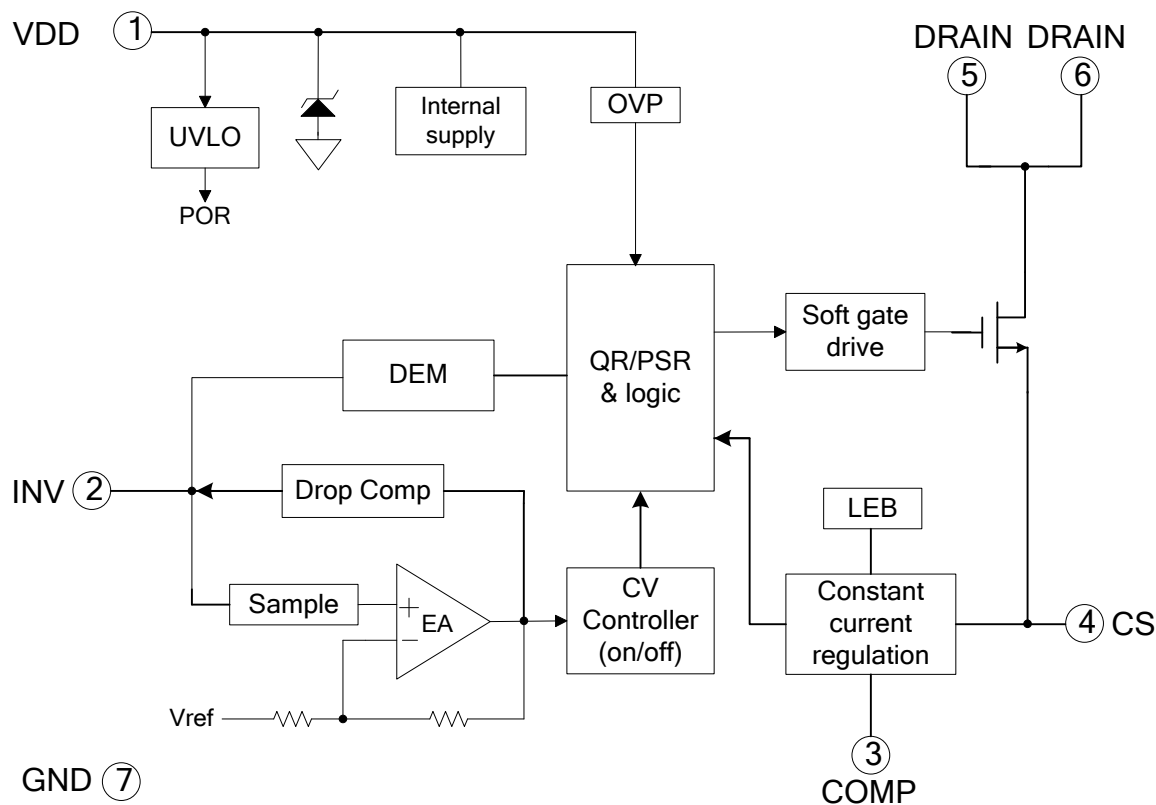


图.2 模块功能示意图

## 极限参数

| 参数           | 参数范围        | 单位 |
|--------------|-------------|----|
| 芯片电源电压       | 35          | V  |
| 芯片VDD钳位电流    | 10          | mA |
| COMP, CS输入电压 | -0.3 to 7   | V  |
| INV输入电压      | -0.7 to 7   | V  |
| 储存温度范围       | -65~+150    | °C |
| 工作温度范围       | -40~+150    | °C |
| 焊接温度(焊锡)     | 260°C, 10 秒 |    |
| ESD 人体模型     | 2           | KV |
| ESD 机器模型     | 250         | V  |

注释：超出极限参数可能损毁器件。不建议器件工作在推荐条件以外的情况。长时间运行在绝对最大额定条件下可能会影响器件的可靠性。

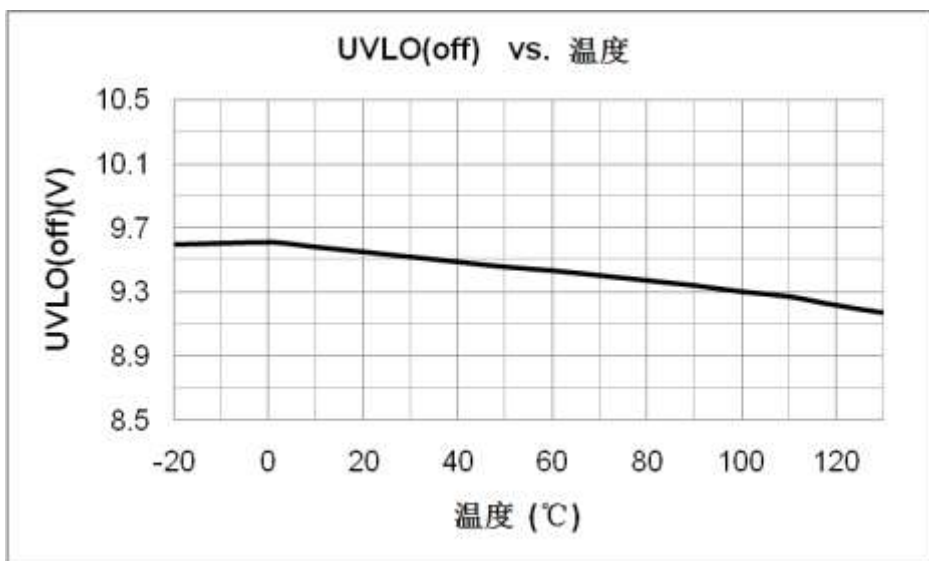
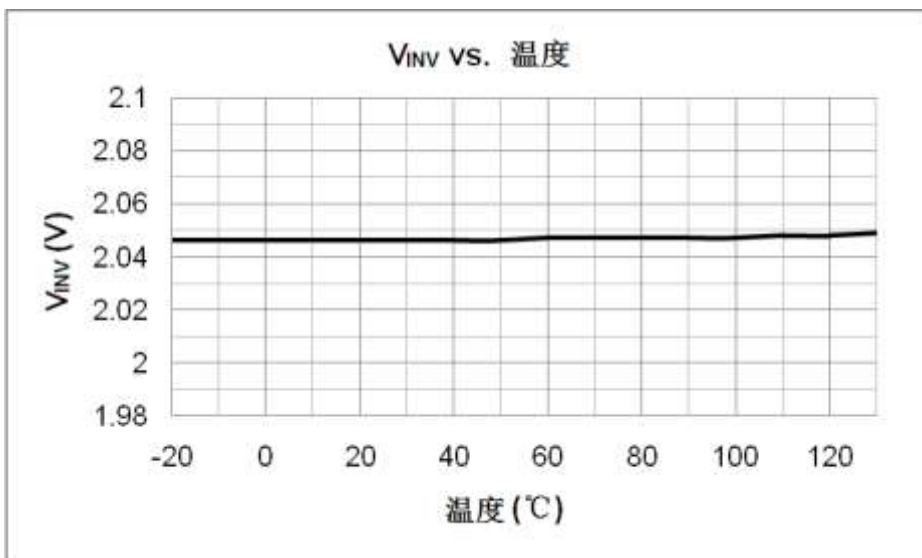
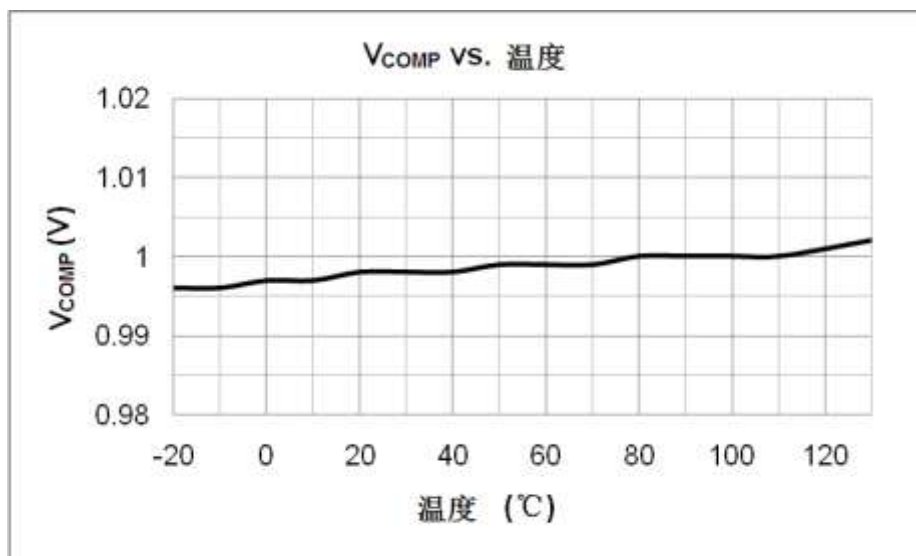
## 推荐工作条件

| 参数        | 最小值 | 典型值 | 最大值 | 单位  |
|-----------|-----|-----|-----|-----|
| 芯片电源电压VDD | 10  | -   | 30  | V   |
| 环境工作温度    | -40 | -   | 85  | °C  |
| 最大开关频率    | -   | 120 | -   | KHz |

## 电气参数 (无特别说明, 环境温度= 25°C, VDD输入电压=16V)

| 符号                      | 参数         | 测试条件                                       | 最小值  | 典型值  | 最大值  | 单位 |
|-------------------------|------------|--------------------------------------------|------|------|------|----|
| 芯片电源部分(VDD管脚)           |            |                                            |      |      |      |    |
| I <sub>START</sub>      | 启动电流       | VDD=UVLO(ON)-1V<br>测试 VDD 端电流              | -    | 2    | 20   | μA |
| I <sub>DD</sub>         | 工作电流       | V <sub>INV</sub> =1V, CL=0.5nF VDD=20V     | -    | 1.0  | 1.5  | mA |
| UVLO(on)                | VDD欠压保护    | VDD 电压下降                                   | 8.5  | 9.5  | 10.5 | V  |
| UVLO(off)               | VDD启动电压    | VDD 电压上升                                   | 14   | 15.5 | 16.5 | V  |
| OVP                     | VDD过压保护    |                                            | 31   | 33   | 35   | V  |
| VDD_Clap                | VDD 钳位电压   | I <sub>VDD</sub> =7mA                      | 33   | 35   | 37   | V  |
| 反馈输入部分(INV管脚)           |            |                                            |      |      |      |    |
| V <sub>INV_EA_Ref</sub> | 反馈参考电压     |                                            | 1.98 | 2.0  | 2.02 | V  |
| V <sub>INV_OVP</sub>    | 输出过压保护阈值电压 |                                            | -    | 2.4  | -    | V  |
| T <sub>min_off</sub>    | 最小关断时间     |                                            | -    | 2    | -    | μS |
| T <sub>max_off</sub>    | 最大关断时间     |                                            | -    | 2.3  | -    | mS |
| I <sub>cable_max</sub>  | 最大线损补偿电流   |                                            | -    | 45   | -    | μA |
| 电流检测部分 (CS管脚)           |            |                                            |      |      |      |    |
| LEB                     | CS前沿消隐时间   |                                            | -    | 500  | -    | nS |
| T <sub>D_OC</sub>       | 芯片关断延迟     |                                            | -    | 100  | -    | nS |
| 恒流控制部分 (COMP管脚)         |            |                                            |      |      |      |    |
| V <sub>COMP_REF</sub>   | 内部COMP压    |                                            | 490  | 500  | 510  | mV |
| MOS功率管部分                |            |                                            |      |      |      |    |
| BV <sub>dss</sub>       | MOS的漏源击穿电压 | V <sub>gs</sub> =0                         | 600  | -    | -    | V  |
| R <sub>on</sub>         | 导通电阻       | V <sub>GS</sub> =10V, I <sub>d</sub> =1.0A | -    | 10   | 15   | Ω  |
| T <sub>p</sub>          | 过热保护温度     |                                            | -    | 150  | -    | °C |

## 典型温度特性曲线



## 应用信息

### 功能概述

ME8321 是一款原边反馈准谐振模式的 AC/DC 电源控制芯片，内部集成了 600V 的高压功率 MOS 管，用于充电器，适配器和 LED 驱动领域。实现±5%的恒压恒流精度和小于 100mW 的待机功耗。在恒压模式下内置了线电压补偿功能。采用准谐振控制，实现高效率和良好的 EMI 性能，满足六级能效标准要求。

### 启动

ME8321 的启动电流非常低，所以 VDD 端电容电压可以很快充至开启电压。启动电路中使用一个大阻值的电阻，在满足启动要求的同时，减小工作时的损耗。

### 工作电流

ME8321 的工作电流低至 1mA(典型值)，所以 VDD 启动电容可以取更小值，同时可以提高系统转换效率。

### 原边准谐振控制

ME8321 采用原边反馈准谐振工作模式，大大降低系统成本，实现高效率和良好的 EMI 性能。芯片在恒压和恒流工作时，采用谷底导通，减小开关损耗，最大限度利用占空比，极大的提高了系统效率，满足六级能效标准要求。

### 恒流控制

ME8321 具有精确的恒流/恒压控制能力，电池充电器应用中通常具有两种运作模式，恒压充电和恒流充电。当电池电压过低时，充电器是恒流充电，这是对电池充电的最主要的方式，大部分的能量进入电池。当电池电压达到电池饱和电压时，充电电流逐渐变小，充电器进入恒压模式。最后，充电电流继续减小直到达到 0。工作在恒流模式下：

$$I_{CC}(mA) = \frac{N}{2} * \frac{500(mV)}{R_{CS}(\Omega)}$$

其中：I<sub>CC</sub> 为系统输出端的输出电流。

R<sub>CS</sub> 为 CS 与 GND 之间的电阻。

N 为变压器初级和次级线圈的匝数比。

### 恒压控制

ME8321 的 INV 通过电阻 Ra 和 Rb 的分压检测辅助绕组反馈电压，INV 电压与参考电压间的差值通过误差放大器放大来控制开关信号的频率。为了提高输出电压的精确度，变压器的漏感应尽可能的降低。输出电压可由下式得出：

$$V_{OUT} = 2 * (1 + R_a/R_b) * (N_S/N_A) - \Delta V$$

其中：Ra 和 Rb 为顶端和低端反馈电阻值。

$N_S$  和  $N_A$  为变压器次级和辅助线圈的匝数。

$\Delta V$  表示输出整流二极管的压降

## 电流检测和前沿消隐

ME8321 提供了逐周期电流限制，功率管电流由连接在 CS 脚上的取样电阻检测。在功率开关导通时，采样电阻上会出现开启尖峰，为避免由开启尖峰所引起的误操作，在 CS 脚上设置有 500nS 的前沿消隐时间，因此 CS 脚的外部无需 RC 滤波网络。

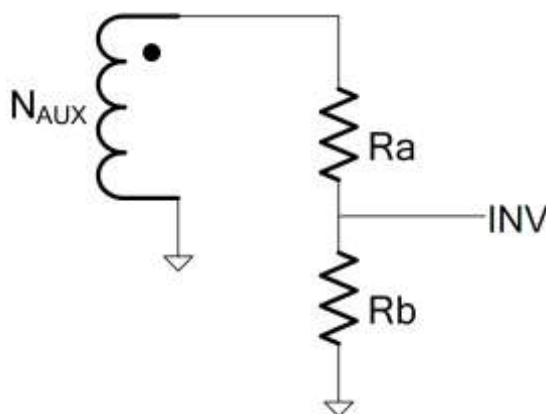
## 输出线压降补偿

常规芯片在恒压模式下，通过改变功率管导通时间来调节反馈电压，其不包括在电线上的压降。这样导致了由于采用不同规格不同长度的电线，会产生不同的输出电压。ME8321 内建了线压降补偿电路，以此取得更好的负载调整率。

ME8321 具有线损补偿功能，可补偿输出电压在电线上的压降。通过内置电流流入电阻分压器在 INV 脚位产生补偿电压。随着转换器负载从空载增大至峰值功率点（恒压与恒流之间的切换点），将通过增大反馈引脚参考电压对输出电缆上的压降进行补偿。控制器根据状态调节器的输出来决定输出负载以及相应补偿的程度。最大补偿比例可由下式得出

$$\frac{\Delta V}{V_{OUT}} = \frac{I_{comp} \times (R_a // R_b) \times 10^{-6}}{2} \times 100\%$$

其中， $\Delta V$  是补偿电压， $V_{OUT}$  是输出电压， $R_a$  和  $R_b$  为与 INV 脚相连的分压电阻。



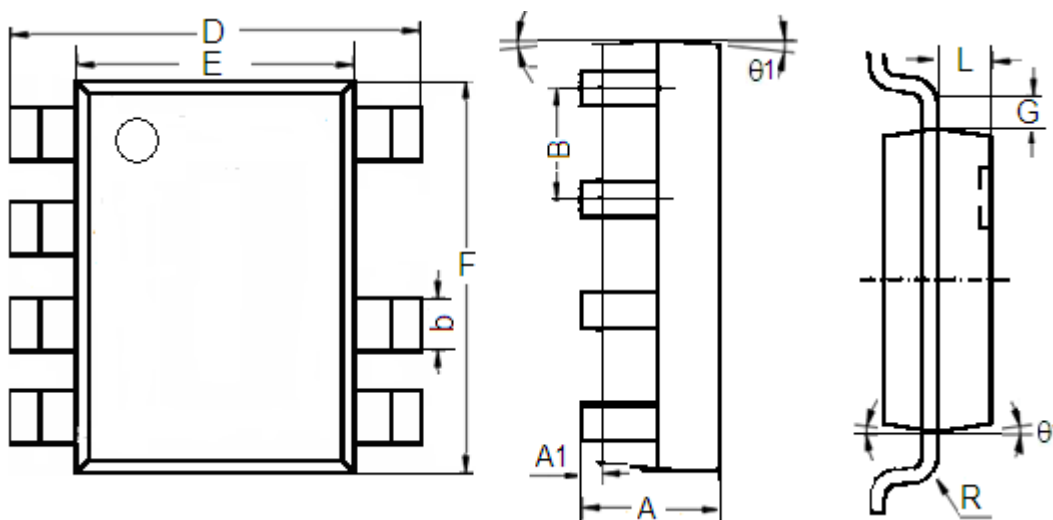
## 控制保护

ME8321 集成了完善的保护功能，包括 VDD 欠压保护(UVLO)，VDD 过压保护，软启动，逐周期过流保护，所有管脚浮空保护，VDD 电压钳位保护，过温保护等等。



## 封装信息

- 封装类型: SOP7



| 参数 | 尺寸 (mm)    |       | 尺寸 (Inche)  |       |
|----|------------|-------|-------------|-------|
|    | 最小         | 最大    | 最小          | 最大    |
| A  | 1.350      | 1.750 | 0.053       | 0.069 |
| A1 | 0.1        | 0.3   | 0.004       | 0.012 |
| B  | 1.27(Typ.) |       | 0.05(Typ.)  |       |
| b  | 0.330      | 0.510 | 0.013       | 0.020 |
| D  | 5.8        | 6.2   | 0.228       | 0.244 |
| E  | 3.800      | 4.000 | 0.150       | 0.157 |
| F  | 4.7        | 5.1   | 0.185       | 0.201 |
| L  | 0.675      | 0.725 | 0.027       | 0.029 |
| G  | 0.32(Typ.) |       | 0.013(Typ.) |       |
| R  | 0.15(Typ.) |       | 0.006(Typ.) |       |
| θ1 | 7°         |       | 7°          |       |
| θ  | 8°         |       | 8°          |       |

- 本资料内容，随产品的改进，可能会有未经预告之更改。
- 本资料所记载设计图等因第三者的工业所有权而引发之诸问题，本公司不承担其责任。另外，应用电路示例为产品之代表性应用说明，非保证批量生产之设计。
- 本资料内容未经本公司许可，严禁以其他目的加以转载或复制等。
- 本资料所记载之产品，未经本公司书面许可，不得作为健康器械、医疗器械、防灾器械、瓦斯关联器械、车辆器械、航空器械及车载器械等对人体产生影响的器械或装置部件使用。
- 尽管本公司一向致力于提高质量与可靠性，但是半导体产品有可能按照某种概率发生故障或错误工作。为防止因故障或错误动作而产生人身事故、火灾事故、社会性损害等，请充分留心冗余设计、火势蔓延对策设计、防止错误动作设计等安全设计。

## 原边反馈恒压恒流控制器 ME8325

### 概述

ME8325 是一款满足六级能效标准原边反馈准谐振模式的小功率 AC/DC 电源控制芯片。内部集成了 650V,2A 的高压功率 MOS 管，最大功率 15W，用于充电器，适配器和 LED 驱动领域。实现 $\pm 5\%$ 的恒压恒流精度和小于 100mW 的待机功耗。在恒压模式下内置了线电压补偿功能。采用准谐振控制，实现高效率和良好的 EMI 性能，满足六级能效标准要求。

该芯片集成了诸多保护功能，包括：VDD 欠压保护 (UVLO)，VDD 过压保护，软启动，逐周期过流保护，所有管脚浮空保护，内置前沿消隐，VDD 电压钳位保护，过温保护，等等。

### 特点

- 效率满足六级能效要求
- 原边反馈(PSR)准谐振 (QR) 控制技术实现高效率，无需光耦和 TL431
- $\pm 5\%$  恒压恒流精度
- 待机功耗小于 100mW
- 内置 650V 高压 MOSFET 功率管
- 最大功率 15W
- 恒压模式下内置线压降补偿 (Cable drop compensation)
- 内置软启动
- 所有管脚浮空保护
- 输出过压保护
- 逐周期电流限制
- 内置前沿消隐 (Leading edge blanking)
- VDD 欠压保护 (UVLO)，过压保护及钳位
- 过温保护

### 应用场合

- 充电器
- 适配器
- LED 照明

### 封装形式

- 7-pin DIP7

# 典型应用图

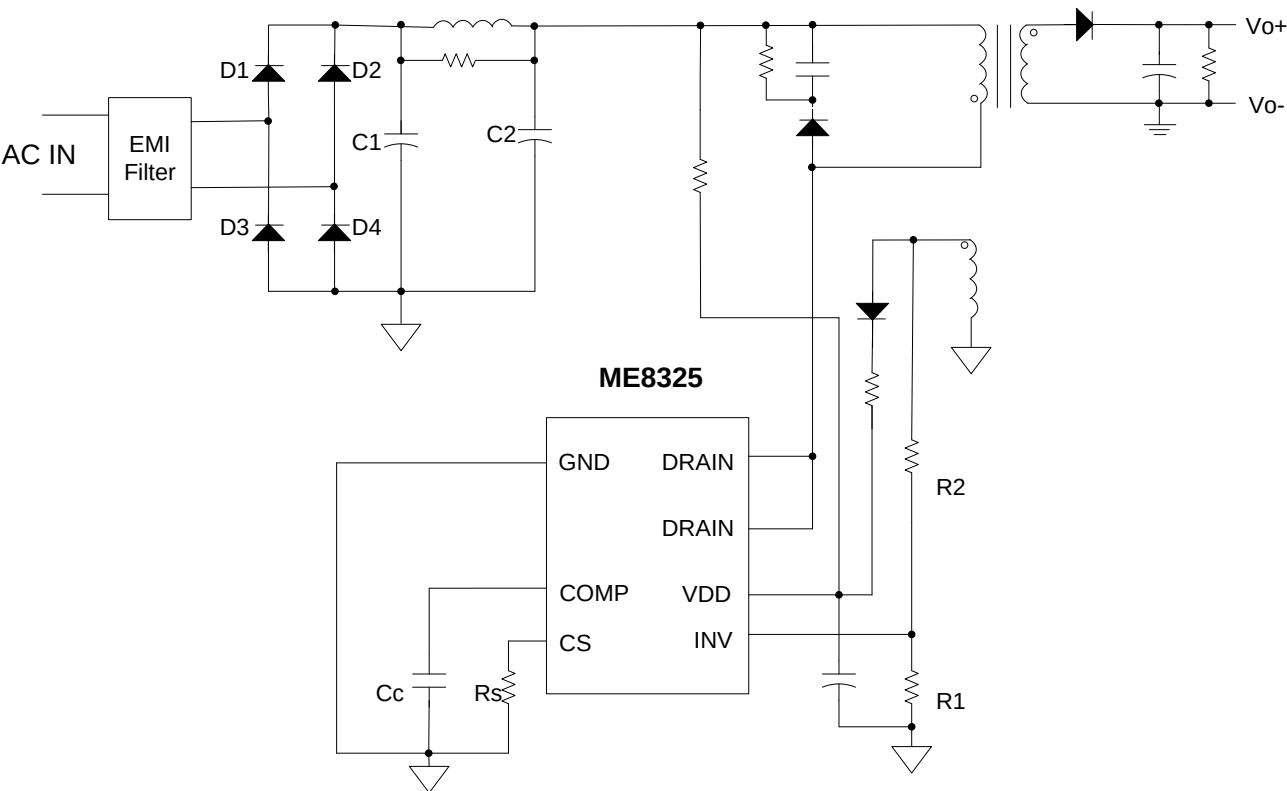
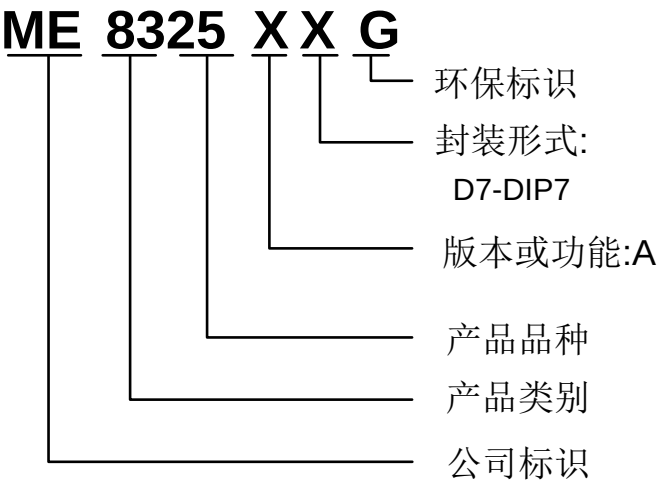


图.1 5V1A充电器系统应用图

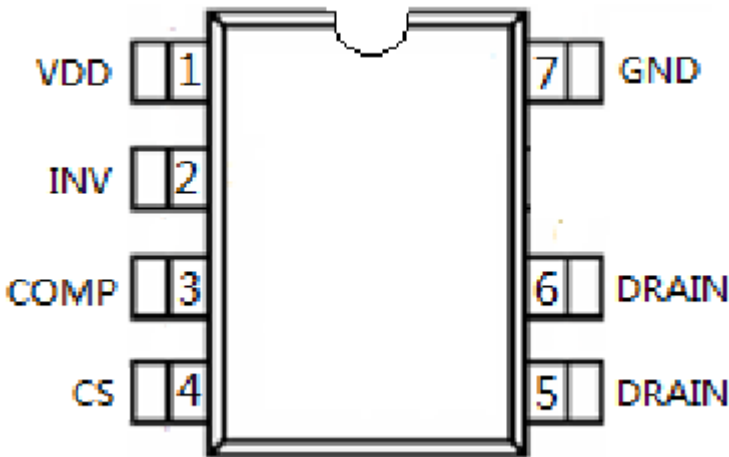
# 选购指南

## 1. 产品型号说明



| 产品型号       | 产品说明                  |
|------------|-----------------------|
| ME8325AD7G | 内置 650V 高压 MOSFET 功率管 |

芯片脚位图



脚位功能说明

| PIN 脚位 | 符号名   | 功能说明                      |
|--------|-------|---------------------------|
| 1      | VDD   | 芯片电源                      |
| 2      | INV   | 输出电压反馈输入端                 |
| 3      | COMP  | 变压器原边电流采样端外接电容，用于恒流电路     |
| 4      | CS    | 变压器原边电流采样端                |
| 5,6    | DRAIN | 高压MOSFET的漏极引脚，该引脚连接到变压器原边 |
| 7      | GND   | 芯片地                       |

The block diagram illustrates the internal architecture of the ADXL055. Key components and their interconnections include:

- VDD (Pin 1):** The main power supply input. It is connected to a UVLO (Under Voltage Lock Out) block, which generates a POR (Power-On Reset) signal. It also provides power to the Internal supply and the OVP (Over Voltage Protection) block.
- INV (Pin 2):** The inverting input of the op-amp. It is connected to the output of the Drop Comp (Drop Compensation) block and the output of the Sample block.
- GND (Pin 7):** The ground reference. It is connected to the non-inverting input of the op-amp through a resistor, and to the output of the Sample block through another resistor.
- Internal supply:** A dedicated power supply for internal circuitry, connected to VDD.
- OVP:** Over Voltage Protection block, connected to VDD and the QR/PSR & logic block.
- QR/PSR & logic:** The core processing block, which receives inputs from the OVP, DEM, and CV Controller (on/off) blocks.
- DEM:** Digital Error Management block, which receives input from the Drop Comp block and provides feedback to the QR/PSR & logic block.
- Drop Comp:** Drop Compensation block, which receives input from the QR/PSR & logic block and provides feedback to the INV pin.
- Sample:** A sample-and-hold block that samples the input signal and provides feedback to the op-amp.
- EA:** Error Amplifier, represented by an op-amp symbol, which amplifies the difference between the inputs and provides feedback to the QR/PSR & logic block.
- CV Controller (on/off):** A control block that receives input from the QR/PSR & logic block and provides feedback to the QR/PSR & logic block.
- LEB:** Load Error Block, connected to the CV Controller (on/off) block and the Constant current regulation block.
- Constant current regulation:** A block that provides a constant current to the output stage, connected to the CV Controller (on/off) block and the output pin (Pin 4).
- Soft gate drive:** A block that provides a soft gate drive to the output stage, connected to the QR/PSR & logic block and the output pin (Pin 4).
- Output Stage:** A MOSFET transistor that drives the output pin (Pin 4), connected to the Soft gate drive and the Constant current regulation block.
- Pin 3 (COMP):** The compensation pin, connected to the output stage and the Constant current regulation block.
- Pin 4 (CS):** The output pin, connected to the output stage and the Constant current regulation block.
- Pin 5 (DRAIN):** A drain pin, connected to the output stage.
- Pin 6 (DRAIN):** A drain pin, connected to the output stage.

## 极限参数

| 参数           | 参数范围      | 单位 |
|--------------|-----------|----|
| 芯片电源电压       | 35        | V  |
| 芯片VDD钳位电流    | 10        | mA |
| COMP, CS输入电压 | -0.3 to 7 | V  |
| INV输入电压      | -0.7 to 7 | V  |
| 储存温度范围       | -65~+150  | ℃  |
| 工作温度范围       | -40~+150  | ℃  |
| 焊接温度(焊锡)     | 260℃,10 秒 |    |
| ESD 人体模型     | 2         | KV |
| ESD 机器模型     | 250       | V  |

Page 4 of 10

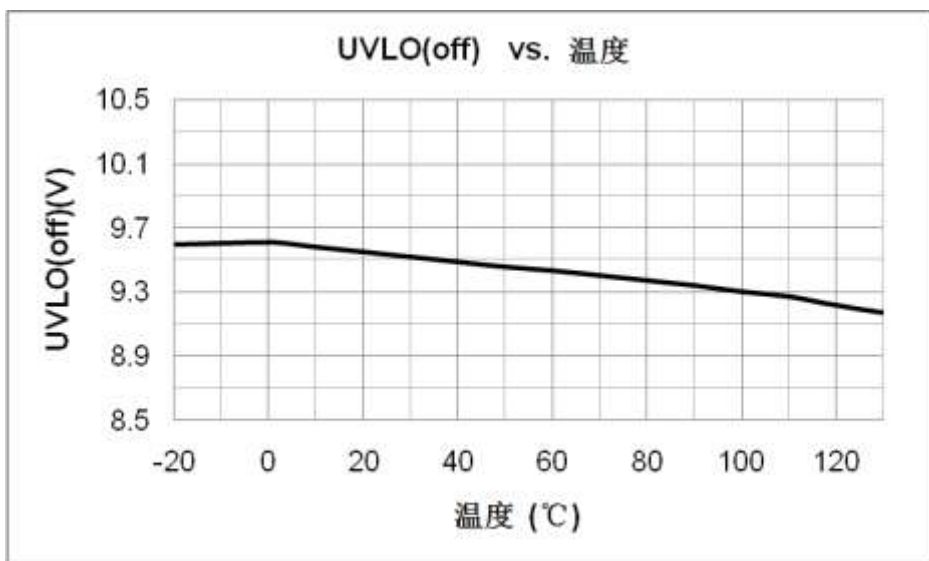
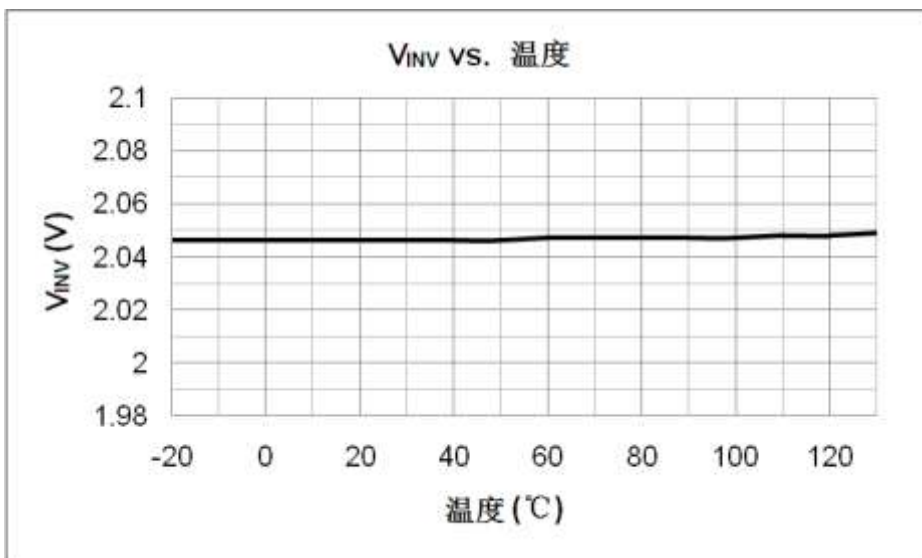
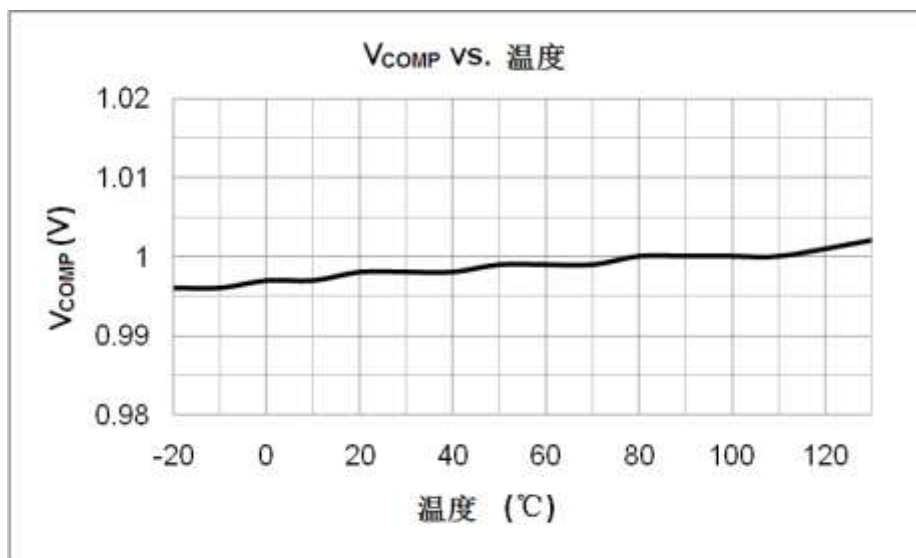
## 推荐工作条件

| 参数        | 最小值 | 典型值 | 最大值 | 单位  |
|-----------|-----|-----|-----|-----|
| 芯片电源电压VDD | 10  | -   | 30  | V   |
| 环境工作温度    | -40 | -   | 85  | °C  |
| 最大开关频率    | -   | 120 | -   | KHz |

电气参数 (无特别说明, 环境温度= 25°C, VDD输入电压=16V)

| 符号                      | 参数         | 测试条件                                       | 最小值  | 典型值  | 最大值  | 单位 |
|-------------------------|------------|--------------------------------------------|------|------|------|----|
| 芯片电源部分(VDD管脚)           |            |                                            |      |      |      |    |
| I <sub>START</sub>      | 启动电流       | VDD=UVLO(ON)-1V<br>测试 VDD 端电流              | -    | 2    | 20   | μA |
| I <sub>DD</sub>         | 工作电流       | V <sub>INV</sub> =1V, CL=0.5nF VDD=20V     | -    | 1.0  | 1.5  | mA |
| UVLO(on)                | VDD欠压保护    | VDD 电压下降                                   | 8.5  | 9.5  | 10.5 | V  |
| UVLO(off)               | VDD启动电压    | VDD 电压上升                                   | 14   | 15.5 | 16.5 | V  |
| OVP                     | VDD过压保护    |                                            | 31   | 33   | 35   | V  |
| VDD_Clamp               | VDD 钳位电压   | I <sub>VDD</sub> =7mA                      | 33   | 35   | 37   | V  |
| 反馈输入部分(INV管脚)           |            |                                            |      |      |      |    |
| V <sub>INV_EA_Ref</sub> | 反馈参考电压     |                                            | 1.98 | 2.0  | 2.02 | V  |
| V <sub>INV_OVP</sub>    | 输出过压保护阈值电压 |                                            | -    | 2.4  | -    | V  |
| T <sub>min_off</sub>    | 最小关断时间     |                                            | -    | 2    | -    | μS |
| T <sub>max_off</sub>    | 最大关断时间     |                                            | -    | 2.3  | -    | mS |
| I <sub>cable_max</sub>  | 最大线损补偿电流   |                                            | -    | 45   | -    | μA |
| 电流检测部分 (CS管脚)           |            |                                            |      |      |      |    |
| LEB                     | CS前沿消隐时间   |                                            | -    | 500  | -    | nS |
| T <sub>D_OC</sub>       | 芯片关断延迟     |                                            | -    | 100  | -    | nS |
| 恒流控制部分 (COMP管脚)         |            |                                            |      |      |      |    |
| V <sub>_COMP_REF</sub>  | 内部COMP压    |                                            | 490  | 500  | 510  | mV |
| MOS功率管部分                |            |                                            |      |      |      |    |
| BV <sub>dss</sub>       | MOS的漏源击穿电压 | V <sub>gs</sub> =0                         | 650  | -    | -    | V  |
| R <sub>on</sub>         | 导通电阻       | V <sub>GS</sub> =10V, I <sub>d</sub> =1.0A | -    | 10   | 15   | Ω  |
| T <sub>P</sub>          | 过热保护温度     |                                            | -    | 150  | -    | °C |

## 典型温度特性曲线





## 应用信息

### 功能概述

ME8325 是一款原边反馈准谐振模式的 AC/DC 电源控制芯片，内部集成了 650V 的高压功率 MOS 管，用于充电器，适配器和 LED 驱动领域。实现±5%的恒压恒流精度和小于 100mW 的待机功耗。在恒压模式下内置了线电压补偿功能。采用准谐振控制，实现高效率和良好的 EMI 性能，满足六级能效标准要求。

### 启动

ME8325 的启动电流非常低，所以 VDD 端电容电压可以很快充至开启电压。启动电路中使用一个大阻值的电阻，在满足启动要求的同时，减小工作时的损耗。

### 工作电流

ME8325 的工作电流低至 1mA(典型值)，所以 VDD 启动电容可以取更小值，同时可以提高系统转换效率。

### 原边准谐振控制

ME8325 采用原边反馈准谐振工作模式，大大降低系统成本，实现高效率和良好的 EMI 性能。芯片在恒压和恒流工作时，采用谷底导通，减小开关损耗，最大限度利用占空比，极大的提高了系统效率，满足六级能效标准要求。

### 恒流控制

ME8325 具有精确的恒流/恒压控制能力，电池充电器应用中通常具有两种运作模式，恒压充电和恒流充电。当电池电压过低时，充电器是恒流充电，这是对电池充电的最主要的方式，大部分的能量进入电池。当电池电压达到电池饱和电压时，充电电流逐渐变小，充电器进入恒压模式。最后，充电电流继续减小直到达到 0。工作在恒流模式下：

$$I_{CC}(mA) = \frac{N}{2} * \frac{500(mV)}{R_{CS}(\Omega)}$$

其中：I<sub>CC</sub> 为系统输出端的输出电流。

R<sub>CS</sub> 为 CS 与 GND 之间的电阻。

N 为变压器初级和次级线圈的匝数比。

### 恒压控制

ME8325 的 INV 通过电阻 Ra 和 Rb 的分压检测辅助绕组反馈电压，INV 电压与参考电压间的差值通过误差放大器放大来控制开关信号的频率。为了提高输出电压的精确度，变压器的漏感应尽可能的降低。输出电压可由下式得出：

$$V_{OUT} = 2 * (1 + R_a/R_b) * (N_S/N_A) - \Delta V$$

其中：Ra 和 Rb 为顶端和低端反馈电阻值。

$N_S$  和  $N_A$  为变压器次级和辅助线圈的匝数。

$\Delta V$  表示输出整流二极管的压降

## 电流检测和前沿消隐

ME8325 提供了逐周期电流限制，功率管电流由连接在 CS 脚上的取样电阻检测。在功率开关导通时，采样电阻上会出现开启尖峰，为避免由开启尖峰所引起的误操作，在 CS 脚上设置有 500nS 的前沿消隐时间，因此 CS 脚的外部无需 RC 滤波网络。

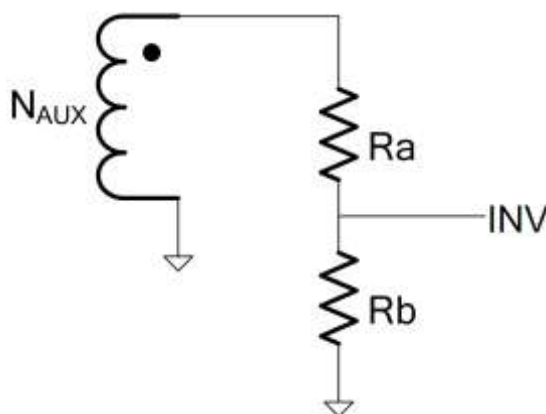
## 输出线压降补偿

常规芯片在恒压模式下，通过改变功率管导通时间来调节反馈电压，其不包括在电线上的压降。这样导致了由于采用不同规格不同长度的电线，会产生不同的输出电压。ME8325 内建了线压降补偿电路，以此取得更好的负载调整率。

ME8325 具有线损补偿功能，可补偿输出电压在电线上的压降。通过内置电流流入电阻分压器在 INV 脚位产生补偿电压。随着转换器负载从空载增大至峰值功率点（恒压与恒流之间的切换点），将通过增大反馈引脚参考电压对输出电缆上的压降进行补偿。控制器根据状态调节器的输出来决定输出负载以及相应补偿的程度。最大补偿比例可由下式得出

$$\frac{\Delta V}{V_{OUT}} = \frac{I_{comp} \times (R_a // R_b) \times 10^{-6}}{2} \times 100\%$$

其中， $\Delta V$  是补偿电压， $V_{OUT}$  是输出电压， $R_a$  和  $R_b$  为与 INV 脚相连的分压电阻。

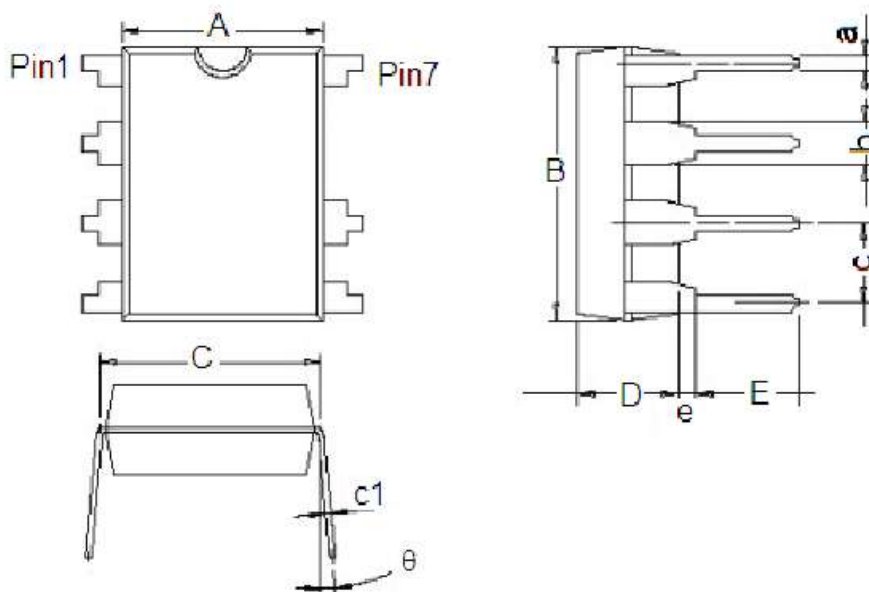


## 控制保护

ME8325 集成了完善的保护功能，包括 VDD 欠压保护(UVLO)，VDD 过压保护，软启动，逐周期过流保护，所有管脚浮空保护，VDD 电压钳位保护，过温保护等等。

## 封装信息

- 封装类型: DIP7



| 参数 | 尺寸 (mm)     |      | 尺寸 (Inche)   |        |
|----|-------------|------|--------------|--------|
|    | 最小值         | 最大值  | 最小值          | 最大值    |
| A  | 3.6         | 4.0  | 0.1417       | 0.1575 |
| A1 | 0.51        | -    | 0.0200       | -      |
| A2 | 3.00        | 3.40 | 0.1181       | 0.0945 |
| A3 | 1.55        | 1.65 | 0.0610       | 0.0650 |
| b  | 0.44        | 0.53 | 0.0173       | 0.0209 |
| b1 | 0.43        | 0.48 | 0.0169       | 0.0189 |
| b2 | 0.95        | 1.05 | 0.0374       | 0.0413 |
| B1 | 1.52 (BSC.) |      | 0.0598(BSC.) |        |
| B2 | 1.97        | 2.07 | 0.0775       | 0.0815 |
| c  | 0.25        | 0.31 | 0.0098       | 0.0122 |
| c1 | 0.24        | 0.26 | 0.0094       | 0.0102 |
| D  | 9.05        | 9.45 | 0.3563       | 0.3720 |
| E1 | 6.15        | 6.55 | 0.2421       | 0.2579 |
| e  | 2.54(BSC.)  |      | 0.1(BSC.)    |        |
| eA | 7.62(BSC.)  |      | 0.3(BSC.)    |        |
| eB | 7.62        | 9.3  | 0.3          | 0.3661 |
| eC | 0           | 0.84 | 0            | 0.0331 |
| L  | 3.00        | -    | 0.1181       | -      |

- 本资料内容，随产品的改进，可能会有未经预告之更改。
- 本资料所记载设计图等因第三者的工业所有权而引发之诸问题，本公司不承担其责任。另外，应用电路示例为产品之代表性应用说明，非保证批量生产之设计。
- 本资料内容未经本公司许可，严禁以其他目的加以转载或复制等。
- 本资料所记载之产品，未经本公司书面许可，不得作为健康器械、医疗器械、防灾器械、瓦斯关联器械、车辆器械、航空器械及车载器械等对人体产生影响的器械或装置部件使用。
- 尽管本公司一向致力于提高质量与可靠性，但是半导体产品有可能按照某种概率发生故障或错误工作。为防止因故障或错误动作而产生人身事故、火灾事故、社会性损害等，请充分留心冗余设计、火势蔓延对策设计、防止错误动作设计等安全设计。

## 原边反馈恒压恒流控制器 ME8327

### 概述

ME8327 是一款满足六级能效标准原边反馈准谐振模式的小功率 AC/DC 电源控制芯片。内部集成了 650V,2A 的高压功率 MOS 管，最大功率 12W，用于充电器，适配器和 LED 驱动领域。实现 $\pm 5\%$ 的恒压恒流精度和小于 100mW 的待机功耗。在恒压模式下内置了线电压补偿功能。采用准谐振控制，实现高效率和良好的 EMI 性能，满足六级能效标准要求。

该芯片集成了诸多保护功能，包括：VDD 欠压保护(UVLO)，VDD 过压保护，软启动，逐周期过流保护，所有管脚浮空保护，内置前沿消隐，VDD 电压钳位保护，过温保护，等等。

### 特点

- 效率满足六级能效要求
- 原边反馈(PSR)准谐振 (QR) 控制技术实现高效率，无需光耦和ME431
- $\pm 5\%$ 恒压恒流精度
- 待机功耗小于100mW
- 内置650V高压MOSFET功率管
- 最大功率12W
- 恒压模式下内置线压降补偿(Cable drop compensation)
- 内置软启动
- 所有管脚浮空保护
- 输出过压保护
- 逐周期电流限制
- 内置前沿消隐(Leading edge blanking)
- VDD欠压保护(UVLO)，过压保护及钳位
- 过温保护

### 应用场合

- 充电器
- 适配器
- LED照明

### 封装形式

- 7-pin SOP7

## 典型应用图

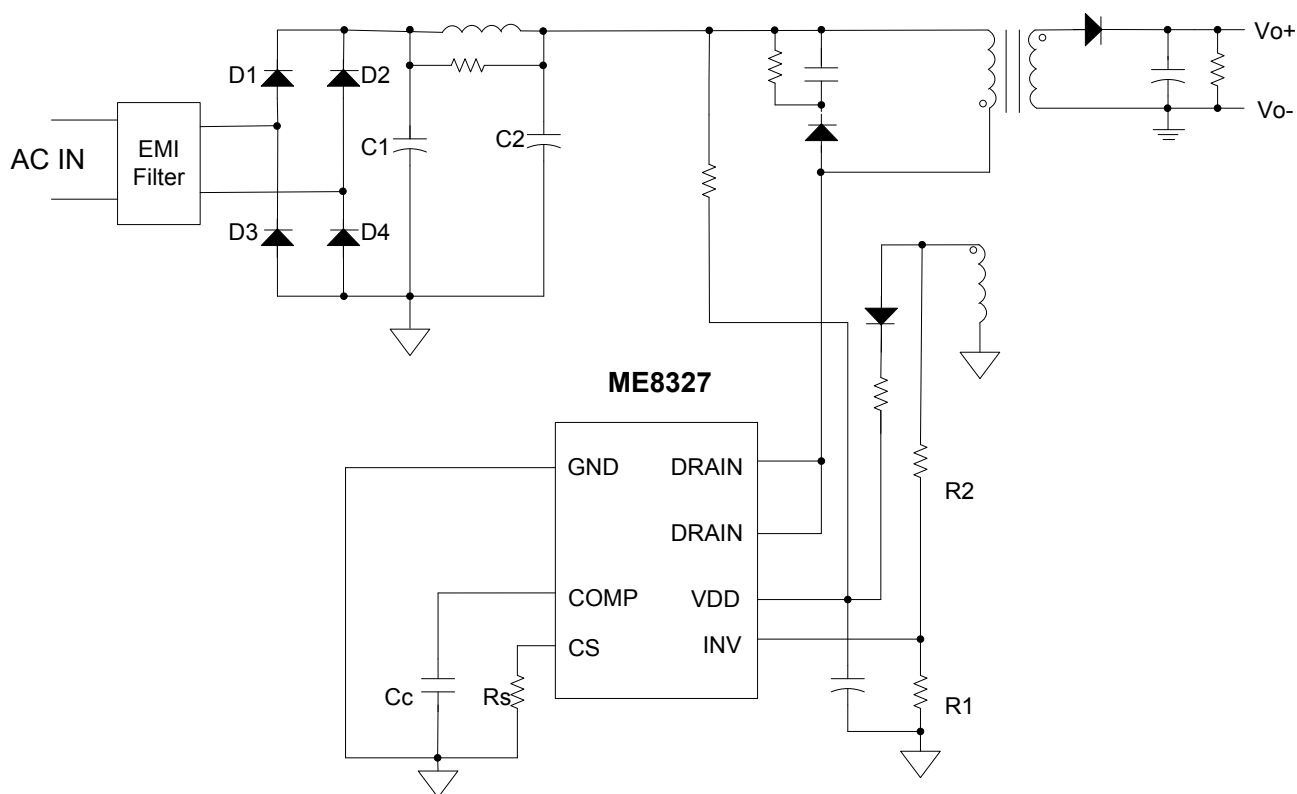
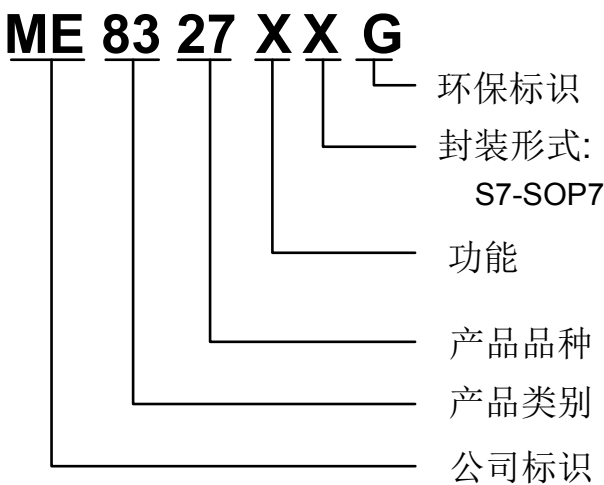


图.1 5V1A充电器系统应用图

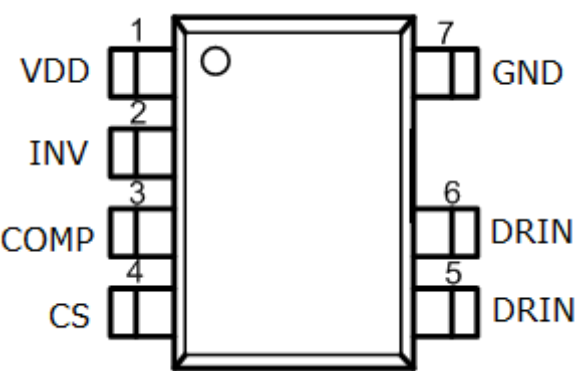
## 选购指南

### 1. 产品型号说明

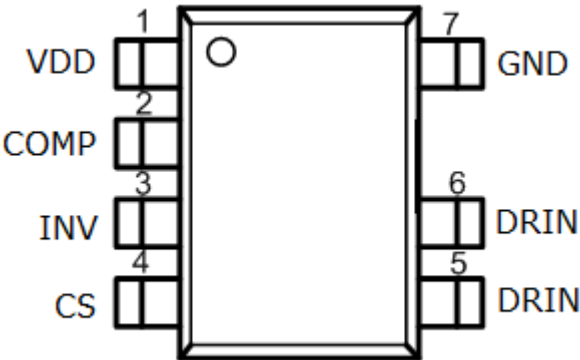


| 产品型号       | 产品说明                       |
|------------|----------------------------|
| ME8327BS7G | 内置 650V 高压 MOSFET 功率管      |
| ME8327CS7G | 内置 650V 高压 MOSFET 功率管；管脚不同 |

## 芯片脚位图



ME8327B 系列



ME8327C 系列

脚位功能说明

| PIN 脚位<br>(B 系列) | PIN 脚位<br>(C 系列) | 符号名   | 功能说明                      |
|------------------|------------------|-------|---------------------------|
| 1                | 1                | VDD   | 芯片电源                      |
| 2                | 3                | INV   | 输出电压反馈输入端                 |
| 3                | 2                | COMP  | 变压器原边电流采样端外接电容，用于恒流电路     |
| 4                | 4                | CS    | 变压器原边电流采样端                |
| 5,6              | 5,6              | DRAIN | 高压MOSFET的漏极引脚，该引脚连接到变压器原边 |
| 7                | 7                | GND   | 芯片地                       |

芯片功能示意图

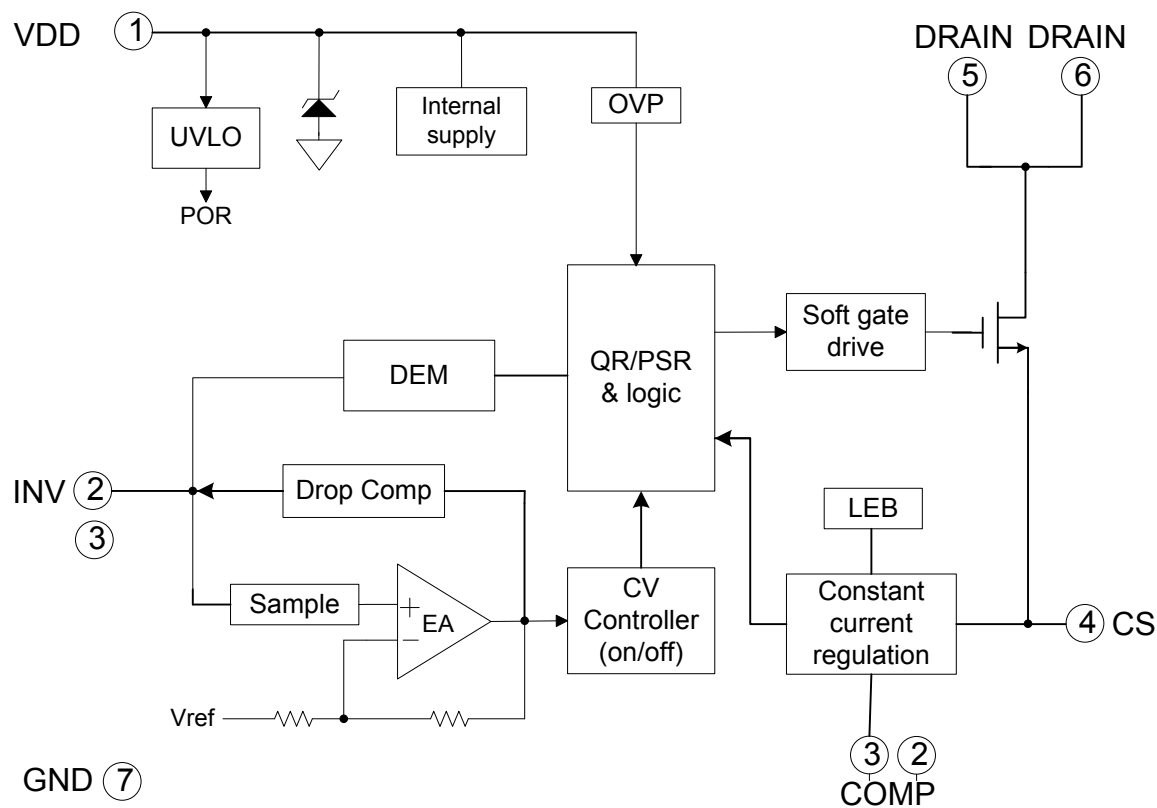


图.2 模块功能示意图



## 极限参数

| 参数           | 参数范围        | 单位 |
|--------------|-------------|----|
| 芯片电源电压       | 35          | V  |
| 芯片VDD钳位电流    | 10          | mA |
| COMP, CS输入电压 | -0.3 to 7   | V  |
| INV输入电压      | -0.7 to 7   | V  |
| 储存温度范围       | -65~+150    | °C |
| 工作温度范围       | -40~+150    | °C |
| 焊接温度(焊锡)     | 260°C, 10 秒 |    |
| ESD 人体模型     | 2           | KV |
| ESD 机器模型     | 250         | V  |

注释：超出极限参数可能损毁器件。不建议器件工作在推荐条件以外的情况。长时间运行在绝对最大额定条件下可能会影响器件的可靠性。

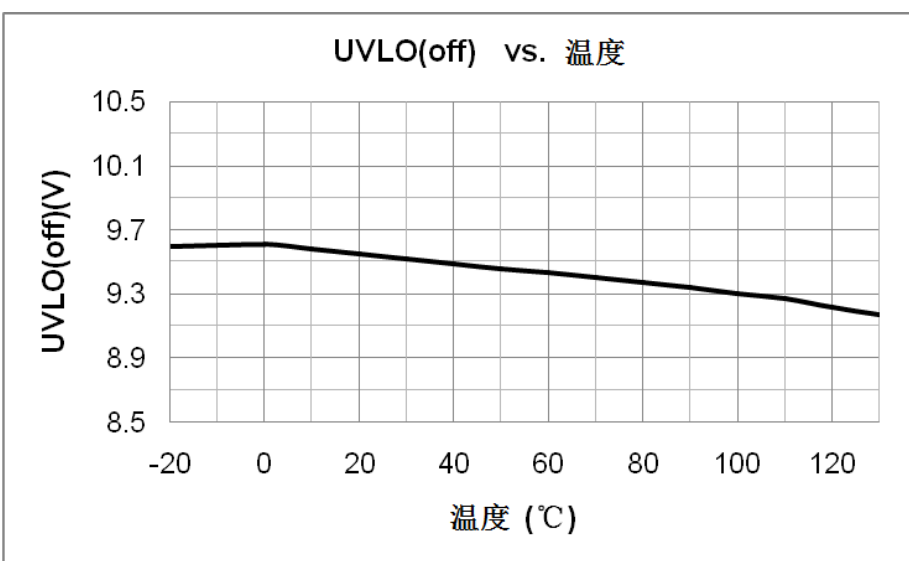
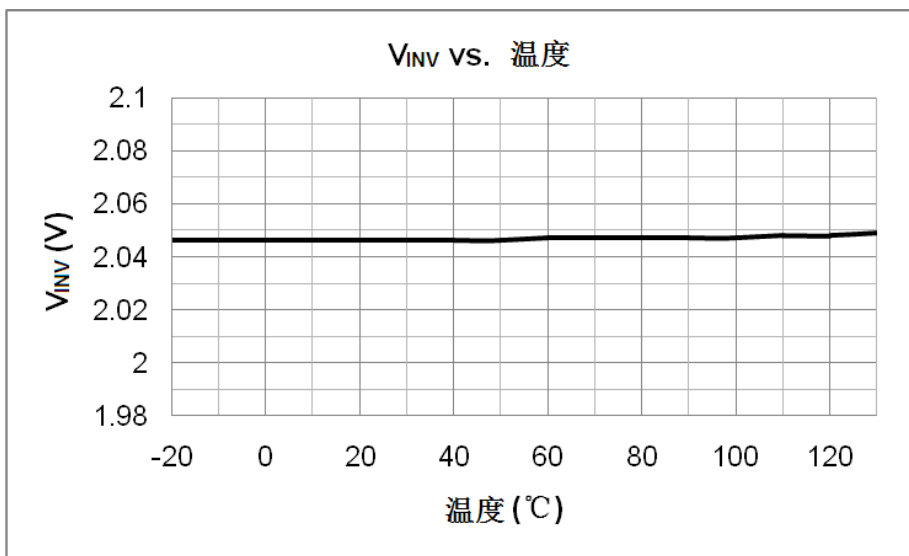
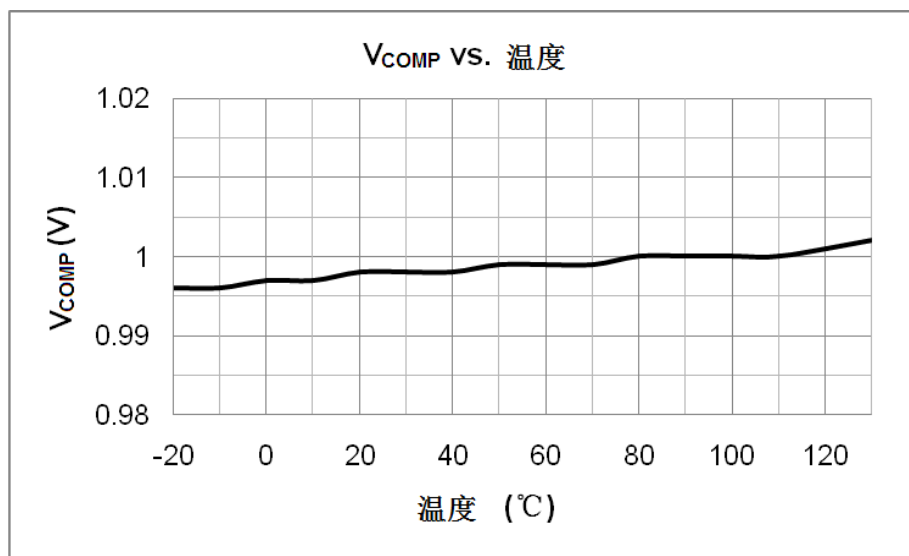
## 推荐工作条件

| 参数        | 最小值 | 典型值 | 最大值 | 单位  |
|-----------|-----|-----|-----|-----|
| 芯片电源电压VDD | 10  | -   | 30  | V   |
| 环境工作温度    | -40 | -   | 85  | °C  |
| 最大开关频率    | -   | 120 | -   | KHz |

电气参数 (无特别说明, 环境温度= 25℃, VDD输入电压=16V)

| 符号                 | 参数         | 测试条件                              | 最小值  | 典型值  | 最大值  | 单位          |
|--------------------|------------|-----------------------------------|------|------|------|-------------|
| 芯片电源部分(VDD管脚)      |            |                                   |      |      |      |             |
| $I_{START}$        | 启动电流       | VDD=UVLO(ON)-1V<br>测试 VDD 端电流     | -    | 2    | 20   | $\mu A$     |
| $I_{DD}$           | 工作电流       | $V_{INV}=1V$ , $CL=0.5nF$ VDD=20V | -    | 1.0  | 1.5  | mA          |
| UVLO(on)           | VDD欠压保护    | VDD 电压下降                          | 8.5  | 9.5  | 10.5 | V           |
| UVLO(off)          | VDD启动电压    | VDD 电压上升                          | 14   | 15.5 | 16.5 | V           |
| OVP                | VDD过压保护    |                                   | 31   | 33   | 35   | V           |
| VDD_Clamp          | VDD 钳位电压   | $I_{VDD}=7mA$                     | 33   | 35   | 37   | V           |
| 反馈输入部分(INV管脚)      |            |                                   |      |      |      |             |
| $V_{INV\_EA\_Ref}$ | 反馈参考电压     |                                   | 1.98 | 2.0  | 2.02 | V           |
| $V_{INV\_OVP}$     | 输出过压保护阈值电压 |                                   | -    | 2.4  | -    | V           |
| Tmin_off           | 最小关断时间     |                                   | -    | 2    | -    | $\mu S$     |
| Tmax_off           | 最大关断时间     |                                   | -    | 2.3  | -    | mS          |
| Icable_max         | 最大线损补偿电流   |                                   | -    | 45   | -    | $\mu A$     |
| 电流检测部分 (CS管脚)      |            |                                   |      |      |      |             |
| LEB                | CS前沿消隐时间   |                                   | -    | 500  | -    | nS          |
| $T_{D\_OC}$        | 芯片关断延迟     |                                   | -    | 100  | -    | nS          |
| 恒流控制部分 (COMP管脚)    |            |                                   |      |      |      |             |
| $V_{COMP\_REF}$    | 内部COMP压    |                                   | 490  | 500  | 510  | mV          |
| MOS功率管部分           |            |                                   |      |      |      |             |
| BVdss              | MOS的漏源击穿电压 | $V_{GS}=0$                        | 650  | -    | -    | V           |
| Ron                | 导通电阻       | $V_{GS}=10V$ , $I_D=1.0A$         | -    | 4.5  | 5.6  | $\Omega$    |
| $T_P$              | 过热保护温度     |                                   | -    | 150  | -    | $^{\circ}C$ |

## 典型温度特性曲线



## 应用信息

### 功能概述

ME8327 是一款原边反馈准谐振模式的 AC/DC 电源控制芯片，内部集成了 650V 的高压功率 MOS 管，用于充电器，适配器和 LED 驱动领域。实现±5%的恒压恒流精度和小于 100mW 的待机功耗。在恒压模式下内置了线电压补偿功能。采用准谐振控制，实现高效率和良好的 EMI 性能，满足六级能效标准要求。

### 启动

ME8327 的启动电流非常低，所以 VDD 端电容电压可以很快充至开启电压。启动电路中可以使用一个大阻值的电阻，在满足启动要求的同时，减小工作时的损耗。

### 工作电流

ME8327 的工作电流低至 1mA(典型值)，所以 VDD 启动电容可以取更小值，同时可以提高系统转换效率。

### 原边准谐振控制

ME8327 采用原边反馈准谐振工作模式，大大降低系统成本，实现高效率和良好的 EMI 性能。芯片在恒压和恒流工作时，采用谷底导通，减小开关损耗，最大限度利用占空比，极大的提高了系统效率，满足六级能效标准要求。

### 恒流控制

ME8327 具有精确的恒流/恒压控制能力，电池充电器应用中通常具有两种运作模式，恒压充电和恒流充电。当电池电压过低时，充电器是恒流充电，这是对电池充电的最主要的方式，大部分的能量进入电池。当电池电压达到电池饱和电压时，充电电流逐渐变小，充电器进入恒压模式。最后，充电电流继续减小直到达到 0。工作在恒流模式下：

$$I_{CC}(mA) = \frac{N}{2} * \frac{500(mV)}{R_{CS}(\Omega)}$$

其中：I<sub>CC</sub> 为系统输出端的输出电流。

R<sub>CS</sub> 为 CS 与 GND 之间的电阻。

N 为变压器初级和次级线圈的匝数比。

### 恒压控制

ME8327 的 INV 通过电阻 Ra 和 Rb 的分压检测辅助绕组反馈电压，INV 电压与参考电压间的差值通过误差放大器放大来控制开关信号的频率。为了提高输出电压的精确度，变压器的漏感应尽可能的降低。输出电压可由下式得出：

$$V_{OUT} = 2 * (1 + R_a/R_b) * (N_s/N_A) - \Delta V$$

其中：Ra 和 Rb 为顶端和低端反馈电阻值。

$N_S$  和  $N_A$  为变压器次级和辅助线圈的匝数。

$\Delta V$  表示输出整流二极管的压降

## 电流检测和前沿消隐

ME8327 提供了逐周期电流限制，功率管电流由连接在 CS 脚上的取样电阻检测。在功率开关导通时，采样电阻上会出现开启尖峰，为避免由开启尖峰所引起的误操作，在 CS 脚上设置有 500nS 的前沿消隐时间，因此 CS 脚的外部无需 RC 滤波网络。

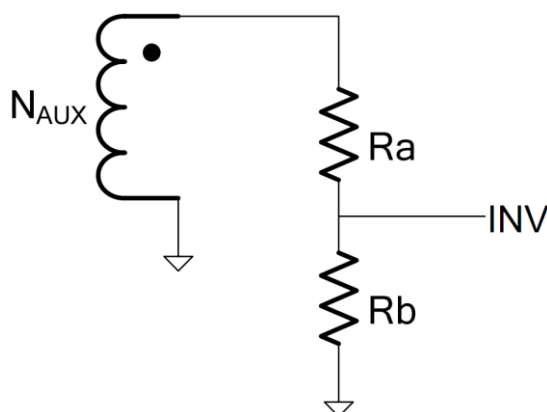
## 输出线压降补偿

常规芯片在恒压模式下，通过改变功率管导通时间来调节反馈电压，其不包括在电线上的压降。这样导致了由于采用不同规格不同长度的电线，会产生不同的输出电压。ME8327B 内建了线压降补偿电路，以此取得更好的负载调整率。

ME8327 具有线损补偿功能，可补偿输出电压在电线上的压降。通过内置电流流入电阻分压器在 INV 脚位产生补偿电压。随着转换器负载从空载增大至峰值功率点（恒压与恒流之间的切换点），将通过增大反馈引脚参考电压对输出电缆上的压降进行补偿。控制器根据状态调节器的输出来决定输出负载以及相应补偿的程度。最大补偿比例可由下式得出

$$\frac{\Delta V}{V_{OUT}} = \frac{I_{comp} \times (R_a // R_b) \times 10^{-6}}{2} \times 100\%$$

其中， $\Delta V$  是补偿电压， $V_{OUT}$  是输出电压， $R_a$  和  $R_b$  为与 INV 脚相连的分压电阻。

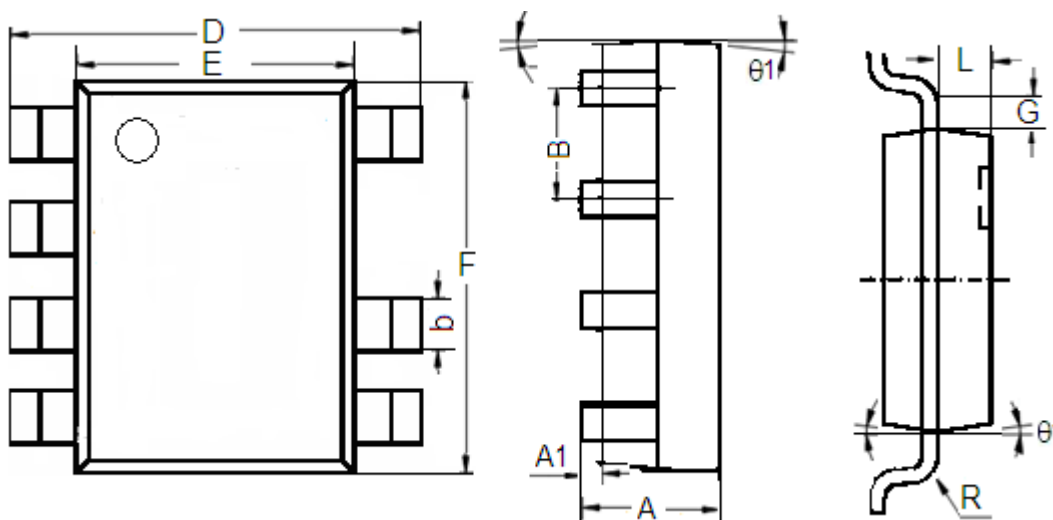


## 控制保护

ME8327 集成了完善的保护功能，包括 VDD 欠压保护(UVLO)，VDD 过压保护，软启动，逐周期过流保护，所有管脚浮空保护，VDD 电压钳位保护，过温保护等等。

## 封装信息

- 封装类型: SOP7



| 参 数 | 尺寸 (mm)    |       | 尺寸 (Inche)  |       |
|-----|------------|-------|-------------|-------|
|     | 最 小 值      | 最 大 值 | 最 小 值       | 最 大 值 |
| A   | 1.350      | 1.750 | 0.053       | 0.069 |
| A1  | 0.1        | 0.3   | 0.004       | 0.012 |
| B   | 1.27(Typ.) |       | 0.05(Typ.)  |       |
| b   | 0.330      | 0.510 | 0.013       | 0.020 |
| D   | 5.8        | 6.2   | 0.228       | 0.244 |
| E   | 3.800      | 4.000 | 0.150       | 0.157 |
| F   | 4.7        | 5.1   | 0.185       | 0.201 |
| L   | 0.675      | 0.725 | 0.027       | 0.029 |
| G   | 0.32(Typ.) |       | 0.013(Typ.) |       |
| R   | 0.15(Typ.) |       | 0.006(Typ.) |       |
| θ1  | 7°         |       | 7°          |       |
| θ   | 8°         |       | 8°          |       |

- 本资料内容，随产品的改进，可能会有未经预告之更改。
- 本资料所记载设计图等因第三者的工业所有权而引发之诸问题，本公司不承担其责任。另外，应用电路示例为产品之代表性应用说明，非保证批量生产之设计。
- 本资料内容未经本公司许可，严禁以其他目的加以转载或复制等。
- 本资料所记载之产品，未经本公司书面许可，不得作为健康器械、医疗器械、防灾器械、瓦斯关联器械、车辆器械、航空器械及车载器械等对人体产生影响的器械或装置部件使用。
- 尽管本公司一向致力于提高质量与可靠性，但是半导体产品有可能按照某种概率发生故障或错误工作。为防止因故障或错误动作而产生人身事故、火灾事故、社会性损害等，请充分留心冗余设计、火势蔓延对策设计、防止错误动作设计等安全设计。